

2026년 AI반도체 설계검증장비 활용 검증 기업 추가 모집

과학기술정보통신부와 정보통신산업진흥원은 「AI반도체 설계SW/기술지원 및 설계검증장비 활용 지원사업」의 일환으로 설계검증장비 활용 검증 기업을 추가 공모 및 선정평가를 통해 기업에 제공하고자 합니다.

1. 모집 개요

- 사업명 : AI반도체 설계검증장비 활용 검증지원
- 지원 대상 : AI반도체 등을 개발하는 중소 팹리스 기업
- 지원 규모 : 추가 모집(연간 총 5개사 지원 예정)
- 지원 기간 : 협약체결일 ~ 2026.11.30. (결과보고서 제출 포함)
- 지원 내용

| | |
|---|--|
|  | <p>주요 기능</p> <ul style="list-style-type: none"> ▪ 대규모 SoC 및 Digital Design의 Front-End 검증 지원 ▪ 시뮬레이션 검증 대비 2~100배 이상의 검증 시간 소요 단축 ▪ 하드웨어/소프트웨어 공동 검증 지원 (Co-Emulation) ▪ 1Rack 당, 5.76억개 게이트까지 대용량 구현 <p>장비 성능</p> <ul style="list-style-type: none"> ▪ Gate Capacity: 576M Gates ▪ Support Language: VHDL, Verilog, SystemVerilog, C++, SystemC, UVM, PSL, etc ▪ Compile time: 140 M gates per hour ▪ Runtime Speed : 1.5MHz |
|---|--|

| 구분 | 내용 | 비고 |
|-------|---|-----------------|
| 지원 장비 | Palladium Z1(PZ1) | |
| 지원 형태 | - 초기 활용은 한국과학기술원 방문 활용 원칙 - 장비 운용 숙련도 및 운영 안정성 확인 시 원격 활용 가능 | KAIST 운영 정책에 따름 |

2. 추진 절차

| ①기업 모집 | ②선정평가 | ③선정결과 통보 | ④ 과제 수행 및 보고서 제출 |
|------------------------------------|---|--|---|
| 이메일을 통해 설계검증장비 활용 기업 모집 및 접수 | 외부 심의위원회를 통한 사업계획서 평가 | 선정결과 통보 및 협약체결 준비 | - 설계검증장비 활용 검증 수행 - 보고서 제출 |
| - 사업계획서 - 개인정보동의서 ※이메일 제출 | - 외부 심의위원 위촉 (4~5인) - 사업계획서 서면 평가 실시 | - 선정결과 개별 통보 - KAIST-선정기업 간 협약체결 | - 방문 또는 온라인 활용 - 중간보고서 제출 - 결과보고서 제출 |
| 3~4월 | 4월 | 4~5월 | 5~11월 |

※ 제출 자료 및 기간 변동될 수 있음.

3. 신청 및 접수

□ 공고 기간 : 2026.03.20. ~ 2026.04.17. 18:00까지

□ 접수 기간 : 2026.03.20. ~ 2026.04.17. 18:00까지

□ 접수 방법

- 게시물 내, 사업계획서 및 개인정보동의서 다운로드 후 작성
- 이메일 제출 : aisemicon-hw@kaist.ac.kr

4. 문의처

| 구 분 | 담당부서 | 비 고 |
|---------|--|-----|
| 한국과학기술원 | - 부서명 : PIM반도체설계연구센터 - 이메일 : aisemicon-hw@kaist.ac.kr - 연락처 : 042-350-8239 | |